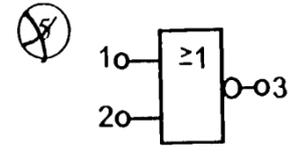
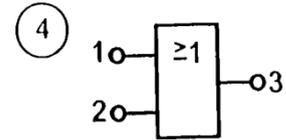
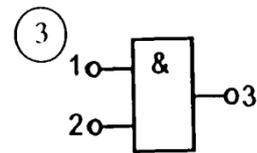
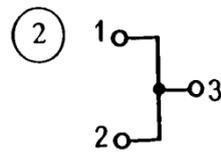
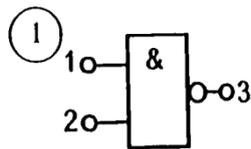
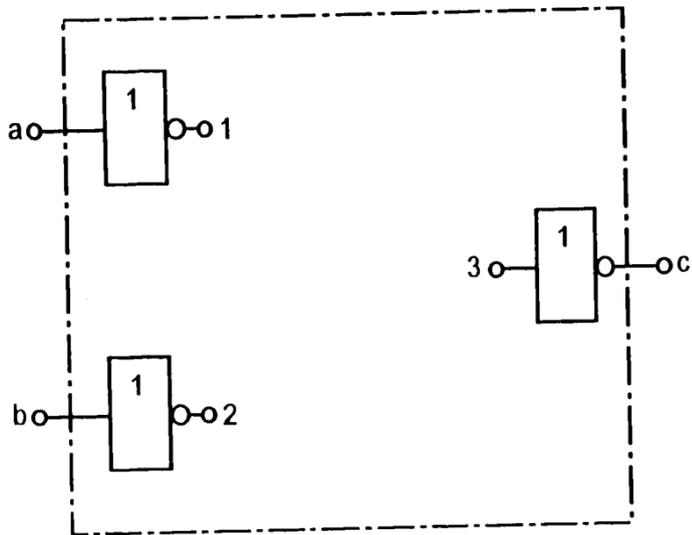


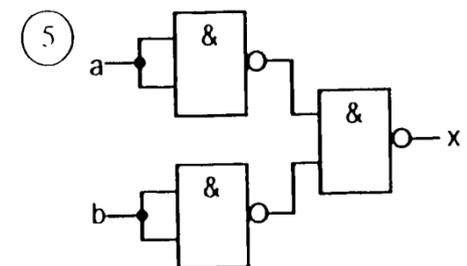
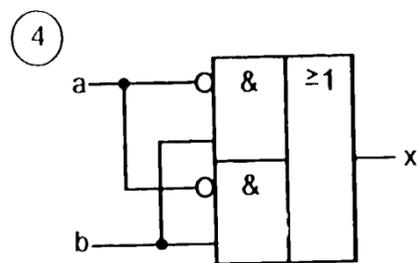
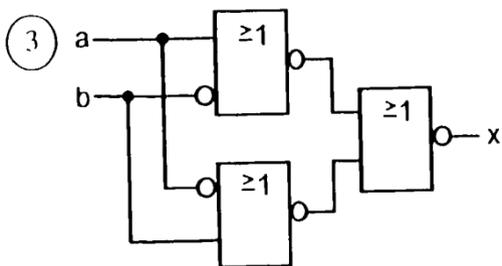
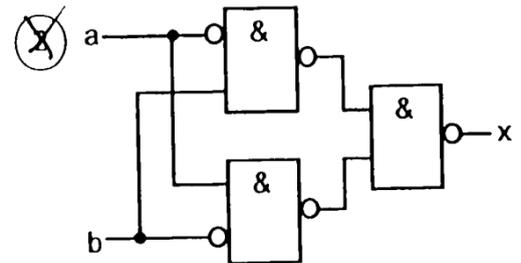
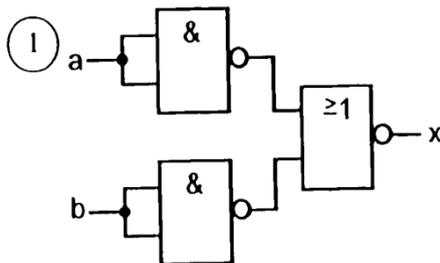
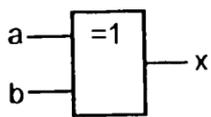
0564

Die symbolisierten Verknüpfungsglieder sind zu einem NAND-Glied zu vervollständigen. Welche Ergänzung ist zwischen den Punkten 1, 2 und 3 einzufügen?



0565

Welche der digitalen Schaltungen entspricht dem Verknüpfungsglied?



0566

Welche Behauptung über die Schaltung ist richtig?

- ① Ein Signal an a erscheint negiert an c, wenn an b ein Signal mit dem Wert 0 anliegt.
- ② Ein Signal an a wird unterdrückt, wenn an b ein Signal mit dem Wert 1 anliegt.
- ~~③~~ Ein Signal an a erscheint negiert an c, wenn an b ein Signal mit dem Wert 1 anliegt.
- ④ Ein Signal an a wird unterdrückt, wenn an b ein Signal mit dem Wert 0 anliegt.
- ⑤ Ein Signal an a erscheint an c, unbeeinflusst vom Signal an b.

